

Ingénieur Test et Validation (F/H)

Vous aimez les challenges techniques ? Vous cherchez une mission à forte dimension innovante ayant un réel impact sur la révolution de la mobilité électrique et hydrogène ? **BrightLoop Converters** a su s'imposer comme un acteur de référence sur les secteurs d'activités high-tech les plus pointus, comme le sport automobile électrique, l'aéronautique ou la défense en concevant des solutions innovantes et robustes.

Rejoignez-nous pour développer et industrialiser les convertisseurs de puissance les plus performants du marché au sein d'une équipe ambitieuse et dynamique. La qualité et la technicité des produits, alliés à un environnement de travail stimulant, dynamique et convivial vous offriront un cadre idéal pour développer votre carrière et vos compétences.

Intégré au sein du bureau d'étude de BrightLoop Converters, vous prenez en charge la validation des différents convertisseurs électriques ainsi que l'environnement de test associé, sur un périmètre de travail très évolutif.

A ce titre vous assurerez notamment les missions suivantes :

- ✂ Assemblage et tests de systèmes mécatroniques ;
- ✂ Démarrage, mise au point et validation de cartes électroniques ;
- ✂ Conception et rédaction des procédures de tests et d'assemblages, suivi de leurs évolutions ;
- ✂ Conception et réalisation des outillages de tests fonctionnels et de leur documentation ;
- ✂ Contrôle de la conformité des réalisations de fournisseurs, sous-traitants, et prestataires.

Profil du candidat :

- ✂ **Diplôme d'ingénieur ou équivalent en électronique, idéalement électronique de puissance**
- ✂ Connaissances en électronique de puissance
- ✂ Passionné par la technique et l'innovation
- ✂ Esprit d'initiative, dynamique, motivé, impliqué
- ✂ Maîtrise de l'anglais technique
- ✂ Expérience 0-5 ans en électronique de puissance ;

Rémunération : Selon profil et expérience

Avantages : Tickets restaurant, Cantine 2.0 by Frichti, Mutuelle santé et prévoyance

Lieu : Paris (75020)

Contact : candidature@brightloop.fr